

CURRICULUM VITAE PAOLO PAVAN

Paolo Pavan

- [1990]** Laureato in Ingegneria Elettronica presso l'Università degli Studi di Padova il 19 Marzo 1990. Titolo della tesi: *“Confronto della sensibilità al latch-up di strutture CMOS standard, twin-tub ed epitassiali.”* Supera l'Esame di Stato per l'abilitazione alla Professione di Ingegnere.
- [1990]** Borsa di studio offerta dalla ditta SGS-Thomson di Agrate Brianza (Milano) per ricerche.
- [1990]** Vince il concorso per il Dottorato di Ricerca (VI ciclo) in Strumentazione Elettronica.
- [1991]** Vince un posto di scambio di studenti fra l'Università di Padova e l'Università di California, in base al programma Education Abroad Program.
- [1992-94]** È *“graduate student”* da Agosto 1992 a Maggio 1993 presso il College of Electrical Engineering and Computer Science dell'Università della California a Berkeley (USA); successivamente, fino a Maggio 1994, vi ha lavorato come *“visiting research engineer”*.
- [1994]** Superato l'esame per il conseguimento del titolo di Dottore di Ricerca il 26 Luglio 1994.
- [1994]** Ricercatore presso la Facoltà di Ingegneria dell'Università degli Studi di Modena, raggruppamento I21-Elettronica, dal 16 Maggio 1994.
- [1997]** Ricercatore confermato per il gruppo di discipline I21 a decorrere dal 16 Maggio 1997.
- [1998]** Vincitore del concorso di Professore universitario di ruolo II fascia, nomina a Professore Associato del S.S.D. K01X-Elettronica presso la Facoltà di Ingegneria dell'Università di Modena e Reggio Emilia a decorrere dal 1 Novembre 1998.
- [1999]** Stage presso Saifun Semiconductors (Israele) per attività di ricerca con contributo per giovani ricercatori del CNR P.F. MadessII
- [1999]** Dal 1 Novembre 1999 si trasferisce alla Facoltà di Ingegneria – Sede di Reggio Emilia dell'Università di Modena e Reggio Emilia come Professore Associato (S.S.D K01X-Elettronica).
- [2002]** Professore Associato confermato per il S.S.D. ING-INF/01 Elettronica.
- [2004]** Dal 1 Gennaio 2004 prende servizio come Professore Straordinario di Elettronica presso la Facoltà di Ingegneria – Sede di Reggio Emilia, dell'Università di Modena e Reggio Emilia.
- [2007]** Professore Ordinario per il S.S.D. ING-INF/01 Elettronica.
- [2008]** Dal 31 Ottobre 2008 si trasferisce alla Facoltà di Ingegneria di Modena dell'Università di Modena e Reggio Emilia. È Presidente del Consiglio Interclasse di Ingegneria Elettronica.
- [2010]** Dal 1 novembre 2010 al luglio 2012 è membro del Senato Accademico dell'Università di Modena e Reggio Emilia.
- [2012]** Da marzo 2012 è Senior Member di IEEE (Institute Electrical and Electronics Engineers).

Tiene e ha tenuto corsi ed esercitazioni presso i Dipartimenti di Ingegneria dell'Università di Modena e di Reggio Emilia. Ha tenuto lezioni per Corsi e Master: Master in Fluidodinamica e in Ingegneria del Veicolo, Università di Modena e Reggio Emilia, Short Course *“Alternative Nonvolatile Memories”*, International Symposium on VLSI, Technology, Systems and Applications (VLSI-TSA), Taiwan 2006, Scuola di Dottorato del Gruppo Elettronica e alla 3rd European *“Sinano”* Summer School nel 2008, al Master in Nanotechnologies del CIVEN (Coordinamento Interuniversitario Veneto per le Nanotecnologie) nel 2009.

È coordinatore del Gruppo di Internazionalizzazione del Dipartimento di Ingegneria *“Enzo Ferrari”* dal 2015.

È stato presidente del Consiglio Interclasse di Ingegneria Elettronica, Dipartimento di Ingegneria *“Enzo Ferrari”* di Modena, dal 2008 al 2016 e ha partecipato alle Commissioni di Dipartimento.

È stato membro del Senato Accademico come rappresentante dell'area di Ingegneria dal novembre 2010 al Luglio 2012. Ha partecipato attivamente a gruppi di lavoro del Senato. È stato membro di Commissioni e Gruppi di Lavoro di Ateneo (Commissione Informatica, Gruppo di Lavoro sulle Scuole di Dottorato, Gruppo di Lavoro sulla Ricerca di Ateneo, Comitato per i Ricercatori a Tempo Determinato). È stato più volte Delegato del Rettore per l'Assemblea del Consorzio Nettuno.

È stato dal 2005 al 2011 Presidente di IU.NET, Consorzio Interuniversitario per la Nanoelettronica, di cui sono soci anche le Università di Bologna, Padova, Pisa, Ferrara, Udine, "Sapienza" di Roma, il Politecnico di Milano e della Calabria.

È stato dal 2004 fino all'ottobre 2008 Vice-Presidente della Facoltà di Ingegneria di Reggio Emilia dove ha partecipato attivamente alle varie Commissioni di Facoltà, è stato referente del Corso di Studi in Ingegneria Meccatronica (Laurea e Laurea Specialistica) e ha coordinato le attività didattiche del settore ING-INF/01 fino al 2008. È stato anche referente per il progetto Erasmus della Facoltà di Ingegneria di Reggio Emilia fino al 2005.

È stato Vice-Direttore del Dipartimento di Scienze e Metodi dell'Ingegneria dal 2004 fino a nov. 2006.

Ha fatto parte di molte commissioni per concorsi di Ricercatore, Professore Associato, Professore Ordinario e per il conseguimento del titolo di Dottore di Ricerca.

È stato Chairman del Technical Committee "Nonvolatile and Programmable Device Reliability" a ESREF2002. Nel 2002 e 2003 ha fatto parte del Technical Sub-Committee "CMOS and Interconnect Reliability" di IEDM (IEEE International Electron Device Meeting) di cui diventa Chairman nel 2004, nel 2005 e nel 2006 European Arrangement Chair della Conferenza stessa. È stato Editor di uno Special Issue su Nonvolatile Memories, IEEE Transactions on Device and Material Reliability, pubblicato in Settembre 2004. Dal 2006 al 2010 fa parte del Technical Committee dell'International Symposium on VLSI, Technology, Systems and Applications (VLSI-TSA) che si tiene a Taiwan in Aprile. Dal 2012 fa parte dei Technical Committee di ESREF e di ESSDERC. È stato Technical Program Chair di ESSDERC 2014. È membro del Technical Committee di IRPS 2014 e 2015. È Guest Editor dello Special Issue di Solid State Electronics dedicato a ESSDERC 2014. Fa parte dello Steering Committee di ESSDERC dal 2015.

È stato responsabile di una linea di ricerca del Laboratorio MECTRON e rappresentante dell'Università di Modena e Reggio Emilia nell'Assemblea del Laboratorio MECTRON.

Svolge attività di ricerca nell'ambito della caratterizzazione, del modeling e dell'affidabilità di memorie nonvolatili (sia Flash che ad intrappolamento di carica e recentemente anche RRAM) in collaborazione con altre Università e Ditte italiane e straniere. Su questa attività ha anche fondato il Consorzio Interuniversitario per la Nanoelettronica (IU.NET – Italian Universities Nano Electronic Team).

Svolge attività di ricerca nel settore delle applicazioni elettroniche industriali occupandosi di sistemi "by-wire" per applicazioni automotive e di sistemi embedded basati su tecnologia wireless per applicazioni in logistica e trasporti.

È responsabile di Progetti di Ricerca Nazionali ed Europei e di progetti di ricerca industriale.

Più di 120 pubblicazioni su rivista e/o atti di congressi internazionali e nazionali. Tra queste anche un libro e due capitoli di libri. Ha partecipato alla scrittura di più relazioni ad invito.

Ha partecipato a due progetti "Idea di Impresa" finanziati dal Consorzio Spinner (Regione Emilia-Romagna) che si sono costituiti in due società spin-off accademici: *embit s.r.l.* in luglio 2004, e

xbw s.r.l. in giugno 2006. Le due società svolgono anche attività di ricerca industriale e sono partner di pubblicazioni scientifiche e partecipazioni a fiere e congressi.